(18)日本国特許庁 (JP) (12) 公開特許公報(A)

(11)特許出願公開番号

特開平11-184641

(43)公開日 平成11年(1999)7月9日

(51) Int.Cl.*		識別記号	F I			
G06F	3/08	804	G06F	3/06	804F	
	18/14	310		13/14	310H	

審査請求 未請求 請求項の数3 OL (金 13 頁)

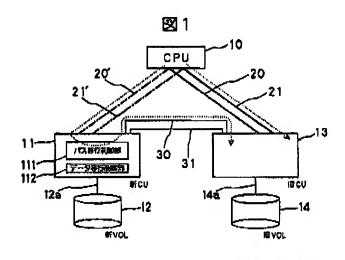
(21) 出願書号	特顧平9-355527 〈	(71)出顧人	000005108
			株式会社日立製作所
(22) 出顧日	平成9年(1997)12月24日	0 0 1	東京都千代田区神田駿河台四丁目6番地
		(72) 発明者	長滞 光男
		77 = 42	神奈川県小田原市国府津2880番地 株式会
			社日立製作所ストレージシステム事業部内
		(72) 発明者	小出 雄
			神奈川県小田原市国府津2880番地 株式会
			社日立製作所ストレージシステム事業部内
		(72)発明教	中村 勝憲
			神奈川県小田原市国府津2880番地 株式会
			社日立製作所ストレージシステム事業部内
		(74)代理人	弁理士 筒井 大和

(54) 【発明の名称】 サプシステムの移行方法

(57) 【要約】

【課題】 無停止で、新旧サブシステム間のデータ移行 を可能にする。

【解決手段】 CPU10から、配下に旧VOL14を 持つ旧CU13(旧サブシステム)に対して複数の第1 アクセス経路20、21を用意し、配下に新VOL12 を持つ新CU11 (新サプシステム) との間には複数の 第3アクセス経路30、31を設定する。そして複数回 に分けて移行元の旧サプシステムの第1アクセス経路2 0、21から移行先の新サプシステムの第2アクセス経 路20′、21′に接続変更する。接続変更中にCPU 10から新サブシステム側の第2アクセス経路201、 21'を経由したアクセスを新サブシステムが受ける と、バス移行制御部111は、当該アクセスを第3アク セス経路30、31を介して旧サブシステム側に中継し て処理させる。旧から新サブシステムへのデータ移行 は、全ての第1アクセス経路が第2アクセス経路に切り 替えられた後に実行される。



【特許游求の範囲】

【請求項1】 上位装置との間で入出力処理を行うための第1アクセス経路を複数持つ移行元サプシステムと、前記移行元サプシステムから移行される移行先サプシステムと、前記移行元サプシステムと前記移行先サプシステムの間で入出力処理を行うことが可能な第3アクセス経路を備えた情報処理システムにおけるサブシステムの移行方法であって、

1

前記第1アクセス経路を、前記上位装置と前記移行先サプシステムとの間に設定される第2アクセス経路に切り替える経路切り替え操作を個々の前記第1アクセス経路毎に複数回に分けて行い、少なくとも初回から最終の前記経路切り替え操作の間は、前記移行元サブシステムが、前記移行元サブシステムの少なくとも一方が、前記上位装置からの入出力処理要求を受けた時、互いに他のサプシステムに対して前記入出力処理要求と等価な入出力処理を実行し、前記上位装置からの前記入出力処理を表行し、前記経路切り替え操作を行うことを特徴とするサブシステムの移行方法。

【請求項2】 請求項1記載のサプシステムの移行方法 において、前記移行元サプシステムおよび前記移行先サ プシステムが、移行に際してデータの移行を必要とする 記憶サプシステムであるとき、

前記移行先サブシステムに、前記第2アクセス経路を介して前記上位装置から受け付けた前記入出力処理と等価な入出力処理を前記第3アクセス経路を介して前記移行元サブシステムに実行するパス移行制御機能を備え、前記経路切り替え操作が完了した後に、前記第3アクセス経路を介して、前記移行元サブシステムから前記移行先サブシステムへの前記データの移行を開始する第1の方法、

前記移行元サブシステムに、前記第1アクセス経路を介して前記上位装置から受け付けた前記入出力処理と等価な入出力処理を前記第3アクセス経路を介して前記移行先サブシステムに実行するパス移行制御機能を備え、前記経路切り替え操作の実行に先立って、前記第3アクセス経路を介して、前記移行元サブシステムから前記移行先サブシステムへの前記データの移行を予め完了させておく第2の方法、

テムへの前記データの移行を実行する第3の方法、 のいずれかの方法を実行することを特徴とするサブシス テムの移行方法。

【請求項3】 請求項1または2記載のサブシステムの 移行方法において、

前記移行元サプシステムが複数の前記上位装置の配下で 稼働しているとき、前記上位装置の数と同数の論理的ま たは物理的な前記第3アクセス経路を前記移行先サブシ ステムとの間に設置する方法、

10 または、前記移行先サプシステムから前記移行元サプシステムに対して装置情報入力要求を発行し、この時、前記移行元サプシステムから応答される装置情報を前記移行先サプシステム内の記憶手段に格納しておき、全ての前記第1アクセス経路が前記第2アクセス経路に切り替わった後に前記上位装置から発生する前記装置情報入力要求に対しては、前記記憶手段に格納された前記装置情報を応答する方法、

の少なくとも一方の方法を実行することを特徴とするサ プシステムの移行方法。

20 【発明の詳細な説明】

[0001]

【発明の属する技術分野】本発明は、サブシステムの移行技術に関し、特に、無停止運転を前提とする情報処理 システム等における中央処理装置の配下のサブシステム の移行操作に適用して有効な技術に関する。

[0002]

【従来の技術】データ移行とは、情報処理システムにお いて外部記憶装置として機能している旧ディスクサブシ ステム内のデータを新ディスクサブシステム内に移し替 30 えるものである。従来、一般的にディスクサブシステム 間でデータ移行する方法としては、移行したい装置に対 する中央処理装置からのアクセスを停止させ、CPUが 旧ディスクサブシステムからデータを読み込み、そのデ ータをCPUが新ディスクサブシステムへ潜き込むとい うような、CPUの介入による方法が知られている。こ の方法では、データ移行中は、当該ディスクサプシステ ムに対する顧客の業務を長時間停止させることになる。 【0003】これに対して、データ移行中もCPUから のアクセスを可能とすることにより業務停止時間を短く 40 する技術として、日立製作所のHODM (Hitach iOnline Data Migration)機 能、IBM社の拡張リモートコピー機能(以降、XR C)または、対等リモートコピー機能(以降、PPR C) (文献例 IBM 3990 Model 6 E nhancements), また、EMC社のSymm etrix Data Migration Serv ice (SDMS) (文献例 SYMMETRIX I CDA Family PRODUCT ANNOUN CEMENT SUMMARY November 6

3

[0004] HODMによる方式では、まず、CPUか ら旧ディスクサブシステムに対するアクセスを停止させ る。その後、CPUから旧ディスクサプシステムへのア クセス経路をCPUから新ディスクサブシステムへ接続 変更し、さらに、新旧ディスクサブシステム間に新たに アクセス経路を設ける。その後、新ディスクサプシステ ムから旧ディスクサブシステムのデータを新たなアクセ ス経路を通して、読み込みすることにより、移行を開始 させ、CPUからのアクセスを再開させる。移行済み傾 域に対するCPUアクセス時は、新旧ディスクサプシス テム両方で処理する。また、移行未完領域に対するCP Uアクセス時は、旧ディスクサプシステムから読込んだ データを、新ディスクサブシステムにも反映させ処理を する。これにより、CPUからのアクセス中のデータ移 行を可能としている。本機能の大きな特徴は、旧ディス クサプシステムが、データ移行の機能を有する必要のな い点である。

【0005】XRCによる方式では、旧ディスクサブシステムにCPUからの昔き込みデータをディスク制御装置に確保しておく機能を有し、また、CPUには確保したデータを読み込む機能を有する。このデータを新ディスクサブシステムに書き込むことにより、CPUからのアクセス中のデータ移行を可能としている。本方式では、移行完了後に、旧ディスクサブシステムに対する顧客の業務を停止させ、新ディスクサブシステムに切り替えるという特徴がある。

【0006】PPRCによる方式では、旧ディスクサブシステムと新ディスクサブシステム間を接続し、双方での通信機能を有する。旧ディスクサブシステムに対するCPUの書き込みデータをこの通信機能を介して新ディスクサブシステムに書き込むことにより、CPUからのアクセス中のデータ移行を可能としている。また本方式では、XRCと同様に、移行完了後に顧客の業務を停止し、切り替えるという特徴がある。

【0007】一方、SDMSは、まず、CPUから旧ディスクサプシステムに対するアクセスを停止させる。その後、CPUから旧ディスクサプシステムへのアクセス経路をCPUから新ディスクサプシステム、接続変更し、さらに、新旧ディスクサプシステム間に新たにアクセス経路を設ける。その後、新ディスクサプシステムのデータを新たなアクセスを開始する。とにより、移行を開始する。また、移行開始後、CPUからのアクセスを再開対する。CPUアクセスが移行済み領域に対する時は、新ディスクサプシステムで直接処理する。移行未完領域に対するアクセス時は、旧ディスクサプシステムで直接処理する。移行未完領域に対するアクセス時は、旧ディスクサプシステムで直接の理でする。これにより、CPUからのアクセス中のデータ移行を可能としている。

[8000]

【発明が解決しようとする課題】上述のような従来技術においては、データ移行中でもCPUからのアクセスを可能とすることで、旧ディスクサプシステムに格納されるデータへのアクセス停止を、旧ディスクサプシステムから新ディスクサプシステムへの切り替え時間に抑えることができている。しかし、OSなどのシステム制御データの場合は、一時のアクセス停止であってもそれは顧客業務の停止であり、移行作業による影響は大きい。特に、増えてきている24時間のオンライン業務が必要な10 顧客ではこれは許されず、年来年始などのシステム停止時にしか移行ができないこととなる、という技術的課題がある。

【0009】また、一般に、一つのサブシステムは複数のCPUに接続されて使用することが可能である。この時、サブシステムでは、受けとったアクセス経路ごと、またはアクセス経路のグループ単位でCPUを区分し処理している。相手サブシステムへの同等のアクセスもこれが区分されなければならない。

(0010)また、CPUアクセスを継続したままCP 20 Uからのアクセス経路を新サブシステムに切り替えた場合、CPUからは同じ装置へアクセスを続けていると認識される。データ移行が終わり旧サブシステムが撤去されたあと、CPUから装置確認等の目的で装置情報の入力要求が発行されることがある。過去に読み取った装置情報と今回読み取る装置情報の一致/不一致で装置およびアクセス経路の確認を行っているCPUでは、このとき新サブシステムの情報を送ると、CPUは装置情報が不一致のためアクセス経路に節害があると判断し、アクセス経路が切断され、サブシステムダウンになってしま30 うことが懸念される。

【0011】本発明の目的は、旧サプシステムから新サプシステムへの切り替え中も上位装置からサプシステム側へのアクセスを継続することが可能なサプシステムの移行技術を提供することにある。

【0012】本発明の他の目的は、データ移行手順にと もなう上位装置からサブシステム側へのアクセスの停止 が一切必要なく、無停止状態でのデータ移行が可能なサ ブシステムの移行技術を提供することにある。

【0013】本発明の他の目的は、複数の上位装置の配 の下で稼働する旧サプシステムの新サプシステムへの移行 を無停止稼働の下で円滑に行うことが可能なサプシステムの移行技術を提供することにある。

【0014】本発明の他の目的は、旧サブシステムから新サプシステムへの移行に伴う装置情報等の環境変化に起因する障害の発生を回避して、円滑なサブシステムの移行を可能にするサブシステムの移行技術を提供することにある。

[0015]

[課題を解決するための手段] 一般に、CPUやチャネ 50 ル等の上位装置から配下のサブシステムへは複数のアク

受け、旧ディスクサブシステムのみデータの更新がかか ることがある。既に移行が済んでいる部分のデータが更 新された場合は、その部分のデータが移行もれとなって

R

セス経路が設けられ、上位装置はこのアクセス経路を自 由に選択切り替えし、サブシステムへアクセスを行う。 例えば、ある入出力処理要求で出される命令の連なりに おいて発生する中断後の再開時であっても、元のアクセ ス経路とは別のアクセス経路が選択されて使われること もある。中断前と後の命令は一連の処理であるから、サ ブシステムにおいては中断前の命令が実行されていなけ れば中断後の命令が実行できないのはいうまでもない。 したがって、アクセス経路の変更があっても、サブシス テムではそれを認識し、一連の命令として処理できるよ うになっている。

【0019】そこで、本発明では、新ディスクサプシス テムに、第2アクセス経路を介した上位装置からのアク セス要求を、第3アクセス経路を介して旧サブシステム に中継することで旧ディスクサブシステムから新ディス クサプシステムへの接続切り替えを実現させる場合、全 ての第1アクセス経路の第2アクセス経路への接続切り 10 **替え終了後に、旧サプシステムから新サブシステムへの** データの移行を始めるようにさせることで、データ移行 後の部分に新ディスクサブシステムを経由しない更新が 発生しないようにし、再度のデータ移行を必要としない ようにさせる。

【0016】本発明は、上位装置から旧サブシステムへ 複数の第1アクセス経路と、新旧サプシステム間に第3 アクセス経路が設けられているとき、上位装置から旧サ プシステムへの第1アクセス経路を複数回に分けて、上 位装置と新サブシステムの間の第2アクセス経路に接続 変更するようにする。接続変更中は、新旧の両サプシス テムに上位装置から第1および第2アクセス経路が接続 されることになるが、この時に、新旧サブシステムで は、アクセスを上位装置から受けた場合には、同等のア クセスを、第3アクセス経路を介して相手サブシステム に行うことで、アクセス要求の中継を行うようにする。 こうすることで相手サブシステムが中断前の命令を実行 するので、中断後の命令も実行できるようにさせること ができる。

【0020】一方、逆に、接続変更中は新ディスクサブ システムが中心となって処理するようにさせると、すな わち、第1アクセス経路から第2アクセス経路への接続 変更中に、第1アクセス経路を介した上位装置からのア 20 クセス要求を、旧サプシステムが第3アクセス経路を介 して新サプシステムに中継することで、上位装置からの アクセスを止めずに接続切り替えが実施できる。しか し、データ移行前や移行中は新ディスクサプシステムに 移行されていないデータへ上位装置からアクセスがあっ た時は、処理ができない。

【0017】また、この同等のアクセスは新旧の両サブ システムで行う必要があるが、接続変更中に中心となっ て処理するサブシステムを決めれば、それとは反対のサ ブシステムが行うだけでもよい。また、上位装置からの 処理要求に中断が入らないとき、さらに、上位装置から の処理要求がアクセス経路固定で来るときなど、相手サ ブシステムが上位装置から連続したつぎの命令を受ける ことがないときは、場合により同等のアクセスを相手サ プシステムに行う必要がないこともある。また、相手サ プシステムに行うアクセスをアクセス経路固定として相 手サブシステムに行うようにすることで、相手サブシス テムが上位装置から連続したつぎの命令を受けることが ないようにし、上位装置から受けたものとは違うアクセ スを行うこともできる。このようにして、上位装置から のアクセスを止めずに、アクセス経路を複数回に分け て、旧サプシステムから新サブシステムに接続を切り替 えることが可能となる。

【0021】そこで、本発明では、この場合には、旧サ プシステムへの第1アクセス経路を、新サブシステムへ の第2アクセス経路への切り替えに先立って、旧サプシ ステムから新サプシステムへのデータ移行(複写)を予 30 め完了させた後、旧ディスクサブシステムに、第1アク セス経路を介して上位装置から到来するアクセス要求を 第3アクセス経路を介して新サブシステムに中継する動 作を行わせることで、旧ディスクサブシステムから新デ ィスクサブシステムへの接続切り替えを実現させるよう にするものである。

【0018】たとえば、ディスクサブシステムにおける データ移行にて、接続変更中は旧ディスクサブシステム が中心となって処理するようにさせると、新ディスクサ プシステムで本発明の前記第3アクセス経路を介したア クセス要求の中継を実施すれば上位装置からのアクセス を止めずに接続切り替えが実施できる。しかし、データ 移行を実施しながら切り替えを行うと、切り替え中に旧 ディスクサプシステムが直接上位装置からのアクセスを 60 テム間に備えるようにしたものである。ディスクサプシ

【0022】また、旧サプシステムから新サプシステム へのデータ移行中に接続切り替えを行わせることを可能 とするためには、切り替え中も常に、新旧の両ディスク ・サブシステムのデータが更新されればよい。

【0023】そこで、本発明では、このような場合に 40 は、新および旧ディスクサブシステムの双方において、 第1 および第2アクセス経路を介して上位装置から到来 するアクセス要求を、第3アクセス経路を介して互いに 他のサプシステムに中継することで、データ移行中の接 統切り替えを可能とするものである。

【0024】また、本発明では、複数上位装置のアクセ スを区別して相手サブシステムに伝えるために、旧ディ スクサプシステムに接続されている上位装置の数と少な くとも同数の第3アクセス経路を新旧ディスクサプシス

ステム間の個々の第3アクセス経路を経由したアクセス を各上位装置からのアクセスに対応させ、旧ディスクサ プシステムが複数の上位装置に接続されている場合のデ ータ移行を可能とする。また、第8アクセス経路の数と は、物理的なアクセス経路の数のみでなく、論理的なア クセス経路の数もふくめる。

【0025】また、本発明では、新ディスクサプシステ ムが予め装置情報入力要求を旧ディスクサブシステムに 発行し、このとき旧ディスクサプシステムから応答され る装置情報を読み取り、記憶しておくようにする。そし て、上位装置からの装置情報の入力要求には、新ディス クサプシステムの装置情報ではなく、記憶している旧デ ィスクサブシステムの装置情報を送るようにする。

[0026]

【発明の実施の形態】以下、本発明の実施の形態を図面 を参照しながら詳細に説明する。

【0027】 (実施の形態1) 図1は、本発明のサプシ ステムの移行方法が実施される情報処理システムの一実 施の形態である汎用コンピュータシステムの構成および 作用の一例を示す概念図である。

【0028】本実施の形態の構成は、中央処理装置であ るCPU10、データ移行先である新ディスクコントロ ーラユニット11 (以降、新CU11と記す)と新ディ スクポリューム12 (以降、新VOL12と記す) から なる旧サブシステム、およびデータ移行元である旧ディ スクコントローラユニット13(以降、旧CU13と記 す) と旧ディスクボリューム14(以降、旧VOL14 と記す)からなる旧サブシステムで構成されている。

【0029】旧VOL14は旧CU13の配下で稼働す る記憶媒体であり、旧CU13を介してCPU10との 30 間で授受されるデータが格納されている。

【0030】新VOL12は新CU11の配下で稼働す る記憶媒体であり、新CU11を介してCPU10との 間で授受されるデータや、旧VOL14から移行される データが格納される。

【0031】また、新CU11は、第2アクセス経路2 0', 第2アクセス経路21'を介してCPU10から 到来するアクセス要求を、第3アクセス経路30、第3 アクセス経路31を介して旧CU13に中継すること で、後述のように、CPUアクセスを停止することなく 新旧サプシステム間でのパス移行を可能とさせるパス移 行制御部111、およびデータ移行を制御するデータ移 行制御部112を備えている。パス移行制御部111 は、第3アクセス経路30、第3アクセス経路31を用 いた旧CU13へのアクセスでは、CPU10と等価な 動作を行う。

【0032】本実施の形態のデータ移行処理では、CP U10と元々使用している旧CU13との間で接続され ている第1アクセス経路20および第1アクセス経路2 1を、CPU10とデータ移行先である新CU11間に 50 セスが開始される。第2アクセス経路20'を使ったア

第2アクセス経路20'および第2アクセス経路21' として接続切り替えし、新CU11と旧CU13の間は 新しい第3アクセス経路30および第3アクセス経路3 1で接続する構成とする。また、新CU11と新VOL 12の問および、旧CU13と旧VOL14の問は、デ パイスパス12a、デパイスパス14a、を介してそれ ぞれ接続されている。

8

【0033】まず、図1に例示された構成の情報処理シ ステムにおけるデータ移行処理の一例を、図6のフロー 10 チャートを用いて説明する。図6は図1の実施の形態に おいて、第1の発明によるサブシステム間バスの移行を 行う保守貝の操作 5 a, 5 b, , 5 i と、そ れに従って変化する、CPU10が使用するアクセス経 路を示すCPUアクセス経路50、パス移行制御部11 1に指定されている状態を示すパス移行制御部指定5 1、CPU10からのアクセスを処理するCUを示す処 理CU52を時系列に対応させて表している。

【0034】まず、保守員の操作開始前は通常処理中で あるため、CPU10からは第1アクセス経路20およ 20 び21が使用され、CPUアクセス経路50は第1アク セス経路20および21を示している。またパス移行制 御部指定51はパス移行に関係ないため、CPU10か らアクセスをうけたら新CU11で処理し、(後で設け られる) 第3アクセス経路30および31を通じての旧 CU13への同じアクセスは行わないように指定(以下 こうした指定を、自CUでの処理と称する)されてい る。また、処理CU52は旧CU13である。保守員は まず新CU11と旧CU13間の第3アクセス経路30 および31を新設する(操作5a)。

【0035】さらに、パス移行制御部111に、CPU 10からアクセスをうけたら、新CU11では処理せ ず、第3アクセス経路30および31を通じて旧CU1 3へ同じアクセスを行う (アクセスを中継する) よう指 定(以下こうした指定を、他CUでの処理と称する)を 行う(操作5)。

【0036】次に、CPU10から第1アクセス経路2 0はオフライン状態とし(操作5 c)、当該経路を使っ たCPU10のアクセスを止める。

【0037】この時、CPUアクセス経路50は第1ア 40 クセス経路21のみとなる。続いて元の構成から第1ア クセス経路20を第2アクセス経路20′に接続切り替 えを行う(操作5d)。

【0038】接続が終わったらCPU10から第2アク セス経路20' (元の第1アクセス経路20) をオンラ イン状態にする(操作5e)。

【0039】これでCPUアクセス経路50に示すよう にCPU10からは旧CU13に対するアクセスとし て、それまで行われていた第1アクセス経路21を使っ たアクセスと共に第2アクセス経路20°を使ったアク

クセスは新CU11が受け取るが、パス移行制御部11 1にて新CU11では処理せずに第3アクセス経路3 0、31を経由して旧CU13へ同じアクセスを行い、 旧CU13にて処理させるように動作される。よってC PUからは第2アクセス経路20' (第1アクセス経路 21) のどちらを使っても旧CU13ヘアクセスされ、 旧CU13によってのみの処理が維続される。同様の手 順で操作5f,5g,5hにより第1アクセス経路21 を第2アクセス経路21、に切り替える。こうしてアク セスを停止することなくCPU10から旧CU13への アクセス経路を新CU11に接続切り替えすることがで きる。最後に、全ての切り替えが終わったので、パス移 行制御部111の指定を自CUでの処理にかえれば(操 作5f)、処理CU52に示すように新CU11が、C PU10からのアクセス要求の処理を行うようになる. こうして、CPU10からのアクセスを止めずに処理サ プシステムを、旧CU13および旧VOL14から、新 CU11および新VOL12へと切り替えられる。

【0040】ここで、図1に例示された本実施の形態の ようにデータ移行を伴うサブシステムの移行におけるデ ータ移行の開始のタイミングを検討する。データの移行 処理は第3アクセス経路30および31のいずれか1本 でもあれば突旋可能である。しかし、もし第1アクセス 経路20が第2アクセス経路20'として新CU11に 接続切り替え後、第1アクセス経路21が第2アクセス 経路21'として切り替えされる前に、データ移行を実 施 (開始) してしまうと、第1アクセス経路21を通じ TCPU10から旧CU13へのデータ更新が移行済み の部分に行われる可能性がある。万一こうした更新が行 われると、新CU11はこれがわからないため、データ の移行ぬけとなってしまう。

[0041] そこで、本実施の形態では、新CU11に 設けられたパス移行制御部111による第2アクセス経 路20′、21′側からのアクセスの第3アクセス経路 30、31を介した旧CU13への中継によって、CP U10からの第1アクセス経路20、第1アクセス経路 21が第2アクセス経路20、第2アクセス経路2 1'として全て新CU11に接続切り替えされたのち、 データ移行制御部112にデータ移行の開始を指示、さ らに、これと同期してパス移行制御部111を自CUで 40 の処理に指定をかえれば、全てのデータがぬけなく移行 でき、無停止のデータ移行が実施できる。

【0042】このような本実施の形態におけるデータ移 行を含むサプシステムの移行の処理手順の全体を、図7 に例示されるフローチャートで説明すると以下のように なる。

【0043】すなわち、ステップ101~106で、第 1アクセス経路20、21を第2アクセス経路20'、 21、に切り替える経路切り替え操作を実行した後、第 3アクセス経路30、31を経由した旧CU13側から *60* 第1アクセス経路20、21の第2アクセス経路2

新CU11側へのデータのコピー(移行)(ステップ1 07)を、旧CUl3の配下の旧VOL14における移 行の必要なデータの全てに対して実施し(ステップ10 8)、その後、第3アクセス経路30、31および旧C U13、旧VOL14の撤去を行う(ステップ10 9).

【0044】ここで、上述のステップ107~108に おけるデータ移行中のCPU10からアクセス要求の処 理は、一例として図8および図9に例示されるフローチ 10 ャートのようになる。

[0045] すなわち、図9に例示されるようなコピー 処理がパックグラウンド処理として実行され、この間 に、図8に例示されるアクセス要求処理が随時実行され ٥.

【0046】まず、図9のコピー処理では、一例として トラック単位でデータコピーを行う場合、図示しないコ ピー管理用のピットマップを参照して(ステップ30 1)、旧VOL14内の米コピートラックの有無を調べ (ステップ302)、有る場合には、未コピートラック 中の最小トラック番号のものを選択し(ステップ30 3)、第3アクセス経路30、31を経由して新VOL 12側にコピーした後(ステップ304)、コピー管理 用のピットマップを当該トラックコピー済に更新する (ステップ305)、という動作を、移行対象の全トラ ックについて行う。

【0047】一方、図8に例示されるように、新CU1 1では、CPU10からのコマンドを受領すると(ステ ップ201)、当該コマンドのアクセス領域が未コピー エリアか否かを調べ(ステップ202)、未コピーエリ アの場合には、当該コマンドがリード系コマンドか否か を調べ(ステップ203)、リード系コマンドの場合に は、第3アクセス経路30、31を経由して旧VOL1 4の側から新VOL12にアクセス対象のデータを含む トラックをコピーした後(ステップ205)、コピー管 理用のピットマップをコピー済に更新し (ステップ20) 6)、その後、コマンド処理を実行する(ステップ20

【0048】一方、ステップ202にて、コピー済エリ アへのアクセスと判定された場合には、直ちに、ステッ ブ207でコマンド処理を実行する。

【0049】また、ステップ203でリード系コマンド 以外(すなわちライト系)と判断された場合には、旧デ ータの必要なライトか否かを判別し(ステップ20 4)、必要な場合には、ステップ205以降を実行し、 不要な場合には、ステップ207のコマンド処理を実行 する。

【0050】このような処理によって、情報処理システ ムを停止させることなく、旧サプシステムから新サプシ ステムへの移行が可能になるとともに、無停止稼働中の 0'、21'への切り替え後のデータ移行処理を円滑かつ的確に行うことができる。

【0051】(実施の形態2)図2は、本発明のサブシステムの移行方法が実施される情報処理システムの他の実施の形態を示す概念図であり、図10および図11は、その作用の一例をデオフローチャートである。

【0052】本実施の形態の情報処理システムの構成は、一例として、新CU11はバス移行制御部とデータ移行制御部を備えず、旧CU13がバス移行制御部131とデータ移行制御部132を備えている点のみが図1の場合と異なる。

【0063】まず、第1アクセス経路20、21から旧 CU13に発生したアクセス要求の、第3アクセス経路 30、31を経由した新CU11側への中継による経路 切り替え操作の振略動作を説明する。

【0054】通常処理中はバス移行に関係ないため、バス移行制御部131には自CUでの処理が指定されている。まず、新CU11と同CU13間の第3アクセス経路30および31を新設する(ステップ401、ステップ402)。さらに、バス移行制御部131に、他CUでの処理を指定する。これで、旧CU13では処理せずに、第3アクセス経路30、31を介して中継することにより新CU11のみにて処理させるようにする。

【0055】次に第1アクセス経路20を第2アクセス 経路20'へ接続切り替えを行う。この時、CPU10 から第1アクセス経路20はオフライン状態としておき、当該経路を使ったCPU10のアクセスを止めておく。さらに第3アクセス経路30は撤去する(ステップ405、ステップ406)。接続が終わったらCPU10から第2アクセス経路20'(元の第1アクセス経路3020)をオンライン状態にする。

【0056】CPU10からは旧CU13に対するアクセスとして、それまで行われていた第1アクセス経路21を使った旧CU13側へのアクセスと共に第2アクセス経路20、を使った新CU11へのアクセスが開始される。第2アクセス経路20、を使ったアクセスを新CU11が受け取るが、新CU11にとっては第3アクセス経路30で受けていたアクセスを第2アクセス経路20、で受けることになるだけであり、そのまま処理が継続される(ステップ407)。第1アクセス経路21を使った旧CU13側へのアクセスは第3アクセス経路30、31を介して新CU11に中継されて処理される(ステップ408)。

(0057) 同様の手順で第1アクセス経路21を第2アクセス経路21'に切り替え、第3アクセス経路31を撤去する。こうしてアクセスを停止することなくCPU10からの旧CU13へのアクセス経路を新CU11に接続切り替えができることになる(ステップ409)。そして旧CU13および配下の旧VOL14の撤去が行われる(ステップ410)。

【0058】しかし、ここで、データ移行を必要とする 記憶サブシステムの移行に適用する場合、VOLデータ へのアクセスを制御する記憶サブシステムのCUにおいては、新CU11にデータが移行されていなければ、CPU10からのアクセスを処理できない。そこで本実施 の形態では、まず第3アクセス経路30および31を新設した時点で、データ移行制御部132にデータ移行の 開始を指示する(ステップ403)。全てのデータが移行でき、新CU11がCPU10から直接アクセスをうけても処理できるようになった時点で(ステップ404)、前記のステップ405以降の経路切り替え処理を 実行し、CPU10からのアクセスを停止することなく

12

4)、前記のステップ405以降の経路切り替え処理を 実行し、CPU10からのアクセスを停止することなく 接続切り替えを行うことにより、無停止のデータ移行が 実施できる。

【0059】ここで、ステップ403~404のデータ 移行完了後のステップ405~409の経路切り替え操 作中にCPU10から発生するアクセス要求 (コマンド 処理) の一例を図11にて説明する。

【0060】すなわち、旧CU13では、CPU10か20 らのコマンドを受領すると(ステップ501)、当該コマンドのアクセス領域がコピー済エリアか否かを調べ(ステップ502)、コピー済エリアの場合には、当該コマンドがリード系コマンドか否かを調べ(ステップ503)、リード系コマンドでない(ライト系の)場合には、新CU11および旧CU13の両方でコマンド処理を実行する(ステップ504)。一方、ステップ503でリード系コマンドと判定された場合には、旧CU13が旧VOL14のデータを用いてコマンド処理を行う(ステップ505)。

【0061】また、ステップ502で未コピーエリアへのアクセスと判定された場合には、ステップ505で、旧CU13が旧VOL14のデータを用いてコマンド処理を行う。

【0062】このような処理により、旧CU13側に設けられたパス移行制御部131による第3アクセス経路30、31を経由した新CU11側へのアクセス要求の中継により、情報処理システムを停止させることなく、旧サブシステムを新サブシステムに移行させることができるとともに、データ移行中における経路切り替え操作40を無停止状態にて的確に実行することが可能になる。

【0063】(実施の形態3)図3は、本発明のサブシステムの移行方法が実施される情報処理システムの他の実施の形態を示す概念図である。本実施の形態における情報処理システムの構成は、旧CU13がパス移行制御部131を備えている点のみが図1と異なる。

【0064】ここでは、本実施の形態での特徴的な概略 動作を説明し、その説明の流れにおいて、パス移行制御 部111およびパス移行制御部131による、互いに他 のサプシステムへの、第3アクセス経路30、31を介 50 したアクセス要求の中継による経路切り替え操作の概略 動作を説明する。

【0065】通常処理中はパス移行に関係ないため、パス移行制御部111、パス移行制御部131には自CUでの処理が指定されている。まず、新CU11と同CU13間の第3アクセス経路30および31を新設する。ここで、パス移行制御部111、パス移行制御部131に、CPU10からアクセスを受けたら、自CUで処理し、第3アクセス経路30および31を通じて相手CUへ同じアクセスを行うよう指定(以下こうした指定を、両CUでの処理と称する)する。旧CU13から新CU11に行われるアクセスは、まだ新CU11にデータがないため、エラーとなるが、CPU10からの処理としては旧CU13が実施しているので問題無い。

【0066】次にデータ移行制御部112にデータ移行の開始を指示する。この時点で新CU11では、旧CU13からのアクセスも、データ移行済み部の場合は通常処理され、データ未移行部の場合は従来データ移行機能による移行元からのデータ読み込みが行われるので正常に処理されるようになる。この後データ移行中に、第1アクセス経路20を第2アクセス経路20'へ接続切り替えを行う。この時、CPU10から第1アクセスを出めておく。接続が終わったらCPU10から第2アクセス経路20'(元の第1アクセス経路20)をオンライン状態にする。

【0067】CPU10からは旧CU13に対するアクセスとして、それまで行われていた第1アクセス経路201を使ったアクセスと共に第2アクセス経路201を使ったアクセスが開始される。第2アクセス経路201を使ったアクセスを新CU11が受け取るが、新CU11ではそれまで受けていた旧CU13からのアクセスと合わせて処理される。ただし、CPU10からのアクセスであるため、旧CU13へも同じアクセスを行う。この状態ではCPU10から旧CU13および新CU11年にアクセスを受け処理を行うが、全て相手CUにもアクセスを実施するので、入出力処理の中断が入って第2アクセス経路201と第1アクセス経路21が入れ替わってアクセスされても処理可能である。

【0068】同様の手順で第1アクセス経路21を第2アクセス経路21、に切り替える。このように、旧CU13および新CU11が双方共にバス移行制御部131およびバス移行制御部111を備えて、CPU10のアクセスを停止することなくCPU10からの旧CU13への第1アクセス経路20、21を、新CU11への第2アクセス経路20、21、に接続切り替えができる。

【0069】 この後は、新CU110 側に備えられたデ とともに、データ移行は経路 ータ移行間御部112 による従来データ移行機能によ と同様の手順により、第17 り、旧CU13 側から新CU11 側への移行対象の金で え、第2 アクセス経路20 のデータのデータ移行(コピー)が実施される。こうし 50 おいても同様に認識される。

て、データ移行中でもCPU10のアクセスを停止する ことなく、第1アクセス経路20、21の第2アクセス 経路20、21、への接続切り替えが可能なデータ移 行が行える。

14

【0070】(実施の形態4)図4は、本発明のサブシステムの移行方法が実施される情報処理システムの他の実施の形態の構成および作用の一例を示す概念図である。本実施の形態における情報処理システムの構成は、一つのCPU10の代わりに、複数のCPU10aがアクセス経路20aおよびアクセス経路21a、CPU10bがアクセス経路20bおよびアクセス経路21a、CPU10bがアクセス経路20bおよびアクセス経路21bによって、動的にアクセス経路を切替えるパス切り替え装置15に接続され、さらにパス切り替え装置15に接続され、さらにパス切り替え装置15に接続されている点が図1と異なる。

【0071】また、本実施の形態によるサプシステムの

移行処理では、第1アクセス経路20 c および第1アク セス経路21cが、パス切り替え装置15とデータ移行 20 先である新CU11の間に第2アクセス経路20c'お よび第2アクセス経路21c′として接続変更される。 【0072】本実施の形態では、CPU10aからのア クセス経路20aを通じたアクセスは、パス切り替え装 置15を介して第1アクセス経路20cを通じて旧CU 13に実施される。また同じくアクセス経路21aから は第1アクセス経路21c、さらにCPU10bの場合 はアクセス経路20bからは第1アクセス経路20c、 アクセス経路21 bからは第1アクセス経路21 c を通 じて旧CU13に実施される。このような場合、第1ア 30 クセス経路20cは物理的には1本の経路であるが、ア クセス経路20 aからのアクセスと20 bからのアクセ スとを区分できるよう、二つの論理的アクセス経路をも つ.

【0073】同様に、旧CU13においても、第2アクセス経路20c'(第2アクセス経路21c')の各々は、CPU10a(CPU10b)側のアクセス経路20a(アクセス経路20b)およびアクセス経路21a(アクセス経路21b)の各々に対応した二つの論理的アクセス経路として機能し、また、この二つの経路は別々のCPU10aおよびCPU10bからのアクセス経路として、認識され処理される。

【0074】図1で例示したように、新CU11の側にパス移行制御部111を設けて、第2アクセス経路からのアクセス要求を第3アクセス経路30、31を介して旧CU13側に中継することで無停止状態にて第1から第2アクセス経路へのアクセス経路切り替え操作を行うとともに、データ移行は経路切り替え完了後に行うことと同様の手順により、第1アクセス経路20cを切り替え、第2アクセス経路20c¹とした時、新CU11においても同様に認識される。

【0075】すなわち、二つの論理的アクセス経路から 受けるアクセスを区分し、CPU10aと10bのどち らのCPUからのアクセスであるかを判断して処理が行 われる。アクセス経路切り替え中の処理とは、CPUか ら受けたアクセスをパス移行制御部 l 11が旧CU18 に中継して同じアクセスを行うことであるが、当然どち らのCPUからのアクセスであるかを旧CU13に区分 させなければならない。この区分はアクセス経路の違い でなされるから、本実施の形態では第3アクセス経路3 1をCPU10aからのアクセス用に、第3アクセス経 10 路30をCPU10bからのアクセス用にと使い分ける ことで実現している。同じく第1アクセス経路21cを 切り替え、第2アクセス経路21c'とした時も同じく 行えばよい。このように、旧CU13に接続されるCP Uが複数ある時、CPU数と少なくとも同数の新CU1 1と旧CU13間の第3アクセス経路を設けてサブシス テム問パス移行を行うこと、およびデータ移行を実現さ せることが図4に例示された本実施の形態により可能と なる.

【0076】また、本実施の形態では第3アクセス経路 20 に書き換えてもよい。 30をCPU10aからのアクセス用に、第3アクセス 経路31をCPU10bからのアクセス用にと使い分け る様にしたが、第3アクセス経路30のみしか使えない ような時、すなわち新CU11と旧CU13間のアクセ ス経路数がCPU数より少ない場合、第3アクセス経路 30に論理的アクセス経路を二つ設け、これを使い分け ることでも実施可能である。また、第3アクセス経路数 が十分足りる場合(CPU数以上の時)でも、論理的ア クセス経路を複数設けて使用できることは言うまでもな い。さらにまた、第2アクセス経路20c′に第3アク セス経路30、第2アクセス経路21 c'に第3アクセ ス経路31というように各対応させ、各第2アクセス経 路20c および第2アクセス経路21c にある論理 的アクセス経路をそのまま第3アクセス経路30および 31上に設けるという様にしてもよい。

【0077】 (実施の形態5) 図1および図5により本 PU 発明のサプシステムの移行方法の他の実施の形態につい 移行 て説明する。図5は、図1に例示された情報処理システムの新CU11に備えられる例えばパッファメモリのような記憶手段において、旧CU13の装置情報を記憶し 40 る。た旧CU装置情報表40の一例を示す概念図である。

【0078】通常、情報処理システムにおいてCPUの配下で稼働するサブシステムでは、CPUがサブシステムの環境や仕様等を判別する目的で、当該サブシステムの装置構成等の情報を、必要に応じてCPU側に読み出すためのコマンドインタフェース(装置情報入力要求)を備えている。

【0079】CPU10からの装置情報入力要求に対し、旧CU13が接続されている間は、旧CU13に同で保存されていた旧サプシステムの装置情報を応答する じ要求を行い、返ってきた情報をCPU10へ入力すれ 50 ことで、CPUアクセスを止めずにパス切り替えを行

ば、CPU10にてアクセス経路障害などと判断されずにサプシステムとして使用継続が可能である。しかしデータ移行が終了後、通常、旧CU13は撤去される。よって、本実施の形態では、この撤去後でも旧CU13の装置情報をCPU10に対して応答(入力)できるよう、前もって新CU11が第3アクセス経路30、31を介して、全ての装置情報入力要求を旧CU13に行い、返ってきた情報を旧CU装置情報表40に入力要求に対して旧CU13から応答された情報40bを対にして記録し、以後のCPU10からの装置情報入力要求に対し、旧CU装置情報表40の情報40bを読出して応答するようにする。

【0080】こうして、CPU10が過去の装置情報との比較を行うCPUの場合でも、旧CU13を撤去後、新CU11の使用継続が可能となる。つまり、システムダウン等の懸念を生じることなく、旧CU13の撤去が行えることになる。また、本実施の形態では新CU11に構わる旧CU装置情報表40等の記憶手段を用いたが、新CU11が本来もつ装置情報を旧CU13の情報に基金機会であたい。

【0081】以上説明したように、本発明では、CPU アクセスを一切止めずに移行元の旧サプシステムから移 行元の新サプシステムへのパス切り替えを行えるので、 完全無停止なシステム移行が可能となる。

【0082】さらに、ディスクサブシステムにおいて、 CPUアクセスを止めずにバス切り替えを行える機能を 移行先の新ディスクサブシステムにのみ備えた場合で も、パス切り替え時を含む完全無停止なデータ移行が行 える。

80 【0083】また、ディスクサブシステムにおいて、CPUアクセスを止めずにパス切り替えを行える機能を移行元の旧ディスクサブシステムにのみ備えた場合でも、パス切り替え時を含む完全無停止なデータ移行が行える。

(0084) また、ディスクサブシステムにおいて、CPUアクセスを止めずにパス切り替えを行える機能を、移行先の新サブシステムおよび移行元の旧ディスクサブシステムの両方に備えることで、データ移行中でのパス切り替えを可能とした完全無停止なデータ移行が行え

【0085】さらに、複数のCPUの配下で稼働するサブシステムでも、完全無停止なシステム移行が可能となる。

【0086】さらに、サプシステムの装置情報を記憶し、新たに読み取った現在のサブシステムの装置情報と比較し、アクセス経路などの異常を検知するCPUの場合でも、旧サブシステムの装置情報を新サブシステム側で予め読み出して保存しておき装置情報入力要求に対して保存されていた旧サブシステムの装置情報を応答することで、CPUアクセスを止めずにバス切り締まを行

い、移行元の旧サプシステムを連やかに撤去できる。

[0087]以上本発明者によってなされた発明を実施 の形態に基づき具体的に説明したが、本発明は前記実施 の形態に限定されるものではなく、その要旨を逸脱しな い範囲で種々変更可能であることはいうまでもない。

【0088】たとえばサプシステムの一例としてデータ 移行を伴う記憶サブシステムを例にとって説明したが、 これに限らず、データ移行の必要のない一般のサブシス テムに広く適用することができる。

[0089]

【発明の効果】本発明のサブシステムの移行方法によれ ば、旧サプシステムから新サプシステムへの切り替え中 も上位装置からサプシステム側へのアクセスを継続する ことができる、という効果が得られる。

【0090】また、データ移行手順にともなう上位装置 からサプシステム側へのアクセスの停止が一切必要な く、無停止状態でのデータ移行ができる、という効果が 得られる。

【0091】また、複数の上位装置の配下で稼働する旧。 下で円滑に行うことができる、という効果が得られる。

【0092】また、旧サブシステムから新サブシステム への移行に伴う装置情報等の環境変化に超因する障害の 発生を回避して、円滑なサプシステムの移行ができる。 という効果が得られる。

【図面の簡単な説明】

【図1】本発明のサブシステムの移行方法が実施される 情報処理システムの一実施の形態である汎用コンピュー タシステムの構成および作用の一例を示す概念図であ る。

【図2】本発明のサブシステムの移行方法が実施される 情報処理システムの他の実施の形態を示す概念図であ る、

【図3】本発明のサプシステムの移行方法が実施される 情報処理システムの他の実施の形態を示す概念図であ

【図4】本発明のサブシステムの移行方法が実施される 情報処理システムの他の実施の形態の構成および作用の 一例を示す概念図である。

【図 5】 本発明のサプシステムの移行方法の他の実施の 形態において用いられる記憶手段の内容の一例を示す概 念図である。

【図6】本発明のサブシステムの移行方法が突施される 情報処理システムの作用の一例を示すフローチャートで

[図7] 本発明のサプシステムの移行方法が実施される 情報処理システムの作用の一例を示すフローチャートで ある.

【図8】本発明のサブシステムの移行方法が実施される 10 情報処理システムの作用の一例を示すフローチャートで

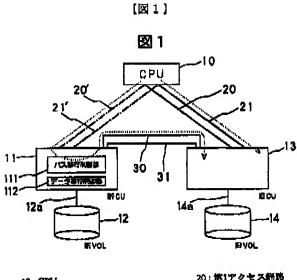
【図9】本発明のサブシステムの移行方法が実施される 情報処理システムの作用の一例を示すフローチャートで

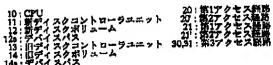
【図10】本発明のサプシステムの移行方法が実施され る情報処理システムの他の実施の形態の作用の一例を示 すフローチャートである。

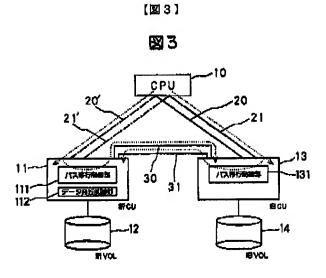
【図11】本発明のサブシステムの移行方法が実施され サプシステムの新サプシステムへの移行を無停止稼働の 20 る情報処理システムの他の実施の形態の作用の一例を示 すフローチャートである.

【符号の説明】

5a~5i…操作、10, 10a, 10b…CPU、1 1…新ディスクコントローラユニット(新CV)、12 ···新ディスクポリューム(新VOL)、12a…デパイ スパス、18…旧ディスクコントローラユニット(旧C U)、14…旧ディスクポリューム(旧VOL)、14 a…デバイスパス、15…パス切り替え装置、20a. 20 b…アクセス経路、21 a, 21 b…アクセス経 30 路、20…第1アクセス経路、20'…第2アクセス経 路、20c…第1アクセス経路、20c゚…第2アクセ ス経路、21…第1アクセス経路、21′…第2アクセ ス経路、21c…第1アクセス経路、21c'…第2ア クセス経路、30,31…第3アクセス経路、40…旧 CU裝價情報表、40a…入力要求名、40b…情報、 50…CPUアクセス経路、51…パス移行制御部指 定、52…処理CU、111…パス移行制御部、112 …データ移行制御部、131…パス移行制御部、132 …データ移行制御部。

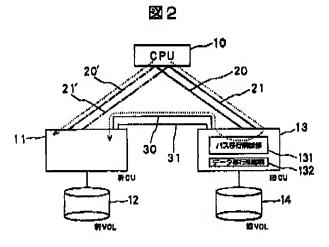






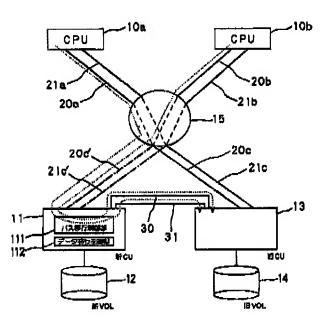
[図5]

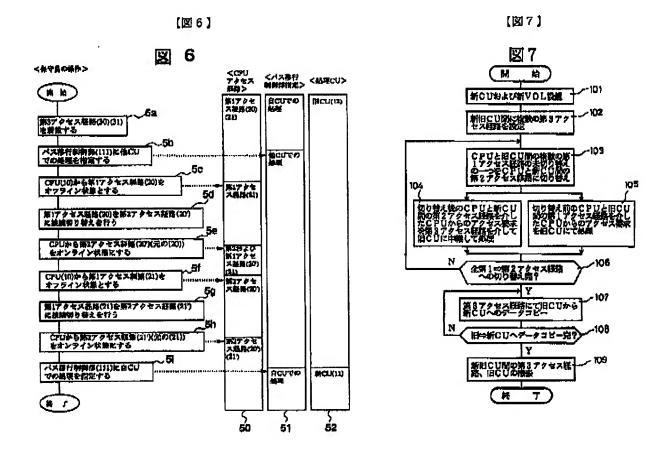
【図2】

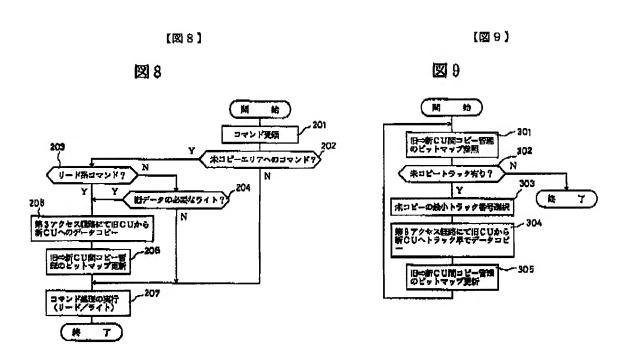


【図4】

図4







| 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図 1 0 | 図

7

【図11】

図11

